

МИНИСТЕРСТВО ЦИФРОВОГО РАЗВИТИЯ,  
СВЯЗИ И МАССОВЫХ КОММУНИКАЦИЙ РОССИЙСКОЙ ФЕДЕРАЦИИ  
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ  
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ  
«САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ  
ТЕЛЕКОММУНИКАЦИЙ  
ИМ. ПРОФ. М. А. БОНЧ-БРУЕВИЧА»  
(СПбГУТ)  
Санкт-Петербургский колледж телекоммуникаций им. Э.Т. Кренкеля

---

УТВЕРЖДАЮ

Первый проректор – проректор  
по учебной работе

А.В. Абилов

2023 г.



Регистрационный №11.04.23/69

**РАБОЧАЯ ПРОГРАММА**

**ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

---

(наименование учебной дисциплины)

по специальности


09.02.07 Информационные системы и программирование  
(код и наименование специальности)

квалификация  
программист

Рабочая программа составлена в соответствии с ФГОС среднего профессионального образования и учебным планом программы подготовки специалистов среднего звена (индекс – ОП.02) по специальности 09.02.07 Информационные системы и программирование, утверждённым ректором ФГБОУ ВО «Санкт-Петербургский государственный университет телекоммуникаций им. проф. М.А. Бонч-Бруевича» 30 марта 2023 г., протокол № 3.


Составитель:

Преподаватель

  
\_\_\_\_\_ В.С. Юркин  
(подпись)

СОГЛАСОВАНО

Главный специалист НТБ УИОР

  
\_\_\_\_\_ Р.Х. Ахтрева  
(подпись)

ОБСУЖДЕНО

на заседании предметной (цикловой) комиссии № 4 (компьютерных сетей и программно-аппаратных средств)

1 февраля 2023 г., протокол № 6

Председатель предметной (цикловой) комиссии:

  
\_\_\_\_\_ Н.Н. Авдонькин  
(подпись)

ОДОБРЕНО

Методическим советом Санкт-Петербургского колледжа телекоммуникаций им. Э.Т. Кренкеля


8 февраля 2023 г., протокол № 3

Заместитель директора по учебной работе колледжа СПб ГУТ

  
\_\_\_\_\_ Н.В. Калинина  
(подпись)


СОГЛАСОВАНО

Директор колледжа СПб ГУТ

  
\_\_\_\_\_ Т.Н. Сиротская  
(подпись)

СОГЛАСОВАНО

Директор департамента ОКОД

  
\_\_\_\_\_ С.И. Ивасишин  
(подпись)

## **СОДЕРЖАНИЕ**

<b>1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>4</b>
<b>2. СТРУКТУРА И СОДЕРЖАНИЕУЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>5</b>
<b>3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>10</b>
<b>4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ</b>	<b>12</b>

# 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

## 1.1 Место дисциплины в структуре образовательной программы:

Учебная дисциплина ОП.02. Архитектура аппаратных средств является обязательной частью общепрофессионального цикла образовательной программы в соответствии с ФГОС по специальности 09.02.06 Сетевое и системное администрирование.

## 1.2 Планируемые результаты освоения дисциплины:

В рамках программы учебной дисциплины обучающимися осваиваются умения и знания:

Код ОК, ПК, ЛР	Умения	Знания
ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10.  ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.  ЛР1-ЛР11 ЛР13- ЛР15 ЛР17 ЛР 20-23 ЛР 24-ЛР28	получать информацию о параметрах компьютерной системы;  подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;  производить инсталляцию и настройку программного обеспечения компьютерных систем	базовые понятия и основные принципы построения архитектур вычислительных систем;  типы вычислительных систем и их архитектурные особенности;  организацию и принцип работы основных логических блоков компьютерных систем;  процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем;  основные принципы управления ресурсами и организации доступа к этим ресурсам

**Перечень общих компетенций, элементы которых формируются в рамках дисциплины:**

- ОК 01 Выбирать способы решения задач профессиональной деятельности, применительно к различным контекстам
- ОК 02 Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности
- ОК 04 Работать в коллективе и команде, эффективно взаимодействовать с коллегами, руководством, клиентами.
- ОК 05 Осуществлять устную и письменную коммуникацию на государственном языке с учетом особенностей социального и культурного контекста.
- ОК 09 Использовать информационные технологии в профессиональной деятельности
- ОК 10 Пользоваться профессиональной документацией на государственном и иностранном языках.

**Перечень профессиональных компетенций, элементы которых формируются в рамках дисциплины:**

- ПК 4.1. Осуществлять инсталляцию, настройку и обслуживание программного обеспечения компьютерных систем.
- ПК 4.4. Обеспечивать защиту программного обеспечения компьютерных систем программными средствами.
- ПК 4.2. Осуществлять измерения эксплуатационных характеристик программного обеспечения компьютерных систем.
- ПК 5.2. Разрабатывать проектную документацию на разработку информационной системы в соответствии с требованиями заказчика.
- ПК 5.3. Разрабатывать подсистемы безопасности информационной системы в соответствии с техническим заданием.
- ПК 5.6. Разрабатывать техническую документацию на эксплуатацию информационной системы.
- ПК 5.7. Производить оценку информационной системы для выявления возможности ее модернизации.
- ПК 6.1. Разрабатывать техническое задание на сопровождение информационной системы.
- ПК 6.4. Оценивать качество и надежность функционирования информационной системы в соответствии с критериями технического задания.
- ПК 6.5. Осуществлять техническое сопровождение, обновление и восстановление данных ИС в соответствии с техническим заданием.
- ПК 7.1. Выявлять технические проблемы, возникающие в процессе эксплуатации баз данных и серверов.
- ПК 7.2. Осуществлять администрирование отдельных компонент серверов.
- ПК 7.3. Формировать требования к конфигурации локальных компьютерных сетей и серверного оборудования, необходимые для работы баз данных и серверов.
- ПК 7.4. Осуществлять администрирование баз данных в рамках своей компетенции.
- ПК 7.5. Проводить аудит систем безопасности баз данных и серверов, с использованием регламентов по защите информации.

## 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

### 2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объём в часах
<b>Объем учебной дисциплины</b>	<b>94</b>
<b>Суммарная учебная нагрузка во взаимодействии с преподавателем</b>	<b>74</b>
в том числе:	
теоретическое обучение	50
практические занятия	14
консультации	2
промежуточная аттестация в форме экзамена	8
<b>Самостоятельная работа</b>	<b>20</b>
в том числе:	
при изучении дисциплины	12
при подготовке к экзамену	8

## 2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объём в часах	Коды компетенций и личностных результатов, формированию которых способствует элемент программы
Введение	<b>Содержание учебного материала</b>	2	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10.
	1. <b>Занятие № 1.</b> Многоуровневая организация ЭВМ. Классификация технических средств информатизации: аппаратные средства, программные средства, алгоритмические средства. Понятия архитектуры и структуры ЭВМ.		
<b>Раздел 1 Вычислительные приборы и устройства</b>		<b>6</b>	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10.  ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.
Тема 1.1. Классы вычислительных машин	<b>Содержание учебного материала</b>	2	
	1. <b>Занятие № 2.</b> История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по габаритам и производительности, по способу организации вычислительного процесса, по поколениям, по специализации, по конструктивным особенностям. Классификация цифровых ЭВМ: одноразовые, микроконтроллеры, мобильные, игровые, персональные, серверы, кластеры, мэйнфреймы.		
Тема 1.2. Классы цифровых вычислительных машин	<b>Содержание учебного материала</b>	2	
	1. <b>Занятие № 3.</b> Базовые представления об архитектуре ЭВМ. Пристонская архитектура. Принципы фон Неймана. Гарвардская архитектура. Классификация Флинна. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Архитектуры систем команд: x86, ARM, AVR.		
	<b>Самостоятельная работа</b> Семейство процессоров Intel.	2	

			ЛР1-ЛР11 ЛР13-ЛР15 ЛР17 ЛР 20-23 ЛР 24-ЛР28
<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>		<b>56</b>	
<b>Тема 2.1. Представление информации в ЭВМ</b>	<b>Содержание учебного материала</b>		ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10.  ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.
	1.	<b>Занятие № 4.</b> Системы счисления. Перевод чисел с одной системы счисления в другую. Коды ASCII, Unicode, UTF-8 , UTF-16. Принцип зависимости от контекста. Типы данных процессоров Intel и AMD и сопроцессоров, входящих в их состав.	
<b>Тема 2.2. Арифметические и логические операции над данными</b>	<b>Содержание учебного материала</b>		
	1	<b>Занятие № 5.</b> Логические данные. Числовые целые и вещественные данные. Прямой, обратный, дополнительный и модифицированный коды чисел. Сложение, вычитание, умножение и деление целых чисел в кодах. Инверсия, конъюнкция, дизъюнкция, строгая дизъюнкция и сдвиги логических данных.	
<b>Тема 2.3. Помехоустойчивое кодирование</b>	<b>Содержание учебного материала</b>		
	1	<b>Занятие № 6.</b> Структурная избыточность данных. Коды исправления ошибок. Метод кодирования Хемминга.	
<b>Тема 2.4. Информационная безопасность</b>	<b>Содержание учебного материала</b>		
	1	<b>Занятие № 7.</b> Сервисы информационной безопасности. Аутентификация. Авторизация. Аудит. Понятие шифрования информации. Электронная подпись. Свертывание данных. Алгоритмы симметричного и ассиметричного шифрования RSA. Алгоритм RSA.	
<b>Тема 2.5. Базовые элементы и узлы ЭВМ</b>	<b>Содержание учебного материала</b>		
	1	<b>Занятие № 8.</b> Назначение. Принцип действия. Таблица истинности. Схемотехническая реализация логических элементов, триггеров, регистров, счетчиков, шифраторов, дешифраторов, мультиплексоров, демультиплексоров, компараторов и сумматоров.	<b>2</b>
			ЛР1-ЛР11 ЛР13-ЛР15 ЛР17 ЛР 20-23 ЛР 24-ЛР28



	<b>Самостоятельная работа</b>		2
	Таблица истинности полусумматора и сумматора.		
<b>Тема 2.6. Структура и характеристики памяти ЭВМ</b>	<b>Содержание учебного материала</b>		4
	1	<b>Занятие № 9.</b> Принцип иерархической организации памяти. Основная и вспомогательная память. Виды запоминающих устройств. Критерии классификации запоминающих устройств. Оперативные запоминающие устройства DRAM и SRAM.	
	2	<b>Занятие № 10.</b> Режимы адресации оперативной памяти. Виды виртуальной памяти. Уровни защиты процессора.	
<b>Тема 2.7. Классификация и типовая структура процессоров</b>	<b>Содержание учебного материала</b>		2
	1	<b>Занятие № 11.</b> Закон Мура и прогноз Хауса. Технология производства микросхем. Особенности технологии группового производства. Основные параметры и структура процессора.	
	<b>Самостоятельная работа</b>		2
	Спецификация процессоров AMD. Спецификация процессоров Intel.		
<b>Тема 2.8. Основные характеристики процессоров</b>	<b>Содержание учебного материала</b>		2
	1.	<b>Занятие № 12.</b> Основные характеристики процессоров. Режимы работы процессоров. Понятие скалярных и векторных процессоров. Классификация процессоров по системе команд: RISC, CISC, VLIW и MISC.	
<b>Тема 2.9. Внутренняя память процессоров</b>	<b>Содержание учебного материала</b>		2
	1	<b>Занятие № 13.</b> Понятие о регистрах процессора. Понятие о кэше и его уровнях. Стратегия кэширования и политика замещения данных.	
<b>Тема 2.10. Регистры центрального процессора и регистры сопроцессоров</b>	<b>Содержание учебного материала</b>		4
	1	<b>Занятие № 14.</b> Классификация регистров процессоров Intel и AMD. Регистры общего назначения, специальные регистры и сегментные регистры.	
	2	<b>Занятие № 15.</b> Регистры арифметическим сопроцессора и мультимедийным расширения ММХ.	
	<b>Самостоятельная работа</b>		2
	Назначение битов регистра флагов.		
<b>Тема 2.11.</b>	<b>Содержание учебного материала</b>		2

<b>Основные команды процессора</b>	1.	<b>Занятие № 16.</b> Система команд ЭВМ. Типы операндов. Типы команд. Команды перемещения данных. Арифметические команды. Условные переходы и безусловные переходы. Команды ввода – вывода.		
	<b>Самостоятельная работа</b>		2	
<b>Тема 2.12. Командное управление процессорами и основы программирования процессоров</b>	<b>Содержание учебного материала</b>		6	
	1.	<b>Занятие № 17.</b> Понятие о низкоуровневом языке программирования ассемблер. Классификация языков ассемблер. Структура программы на языке MASM32. Подготовка программ на ассемблере для компиляции в среде операционной системы Windows.		
	2.	<b>Занятие № 18.</b> Работа со стеком и оперативной памятью процессора.		
	3.	<b>Занятие № 19.</b> Понятие о функциях программного интерфейса приложения API в среде операционной системы Windows. Функции API для работы с консольными и графическими приложениями.		
	<b>Практическая работа</b>		12	
	1	<b>Занятие № 20</b> Простейшая консольная программа в среде операционной системы Widows.		
	2	<b>Занятие № 21.</b> Простейшая оконная программа в среде операционной системы Widows.		
3	<b>Занятие № 22.</b> Работа с регистрами общего назначения.			
4	<b>Занятие № 23.</b> Работа с командами сдвига, ветвления и цикла.			
5	<b>Занятие № 24.</b> Алгебраические вычисления с помощью арифметического сопроцессора FPU.			
6	<b>Занятие № 25.</b> Векторные преобразования с помощью мультимедийного расширения процессора MMX.			
<b>Тема 2.13.</b>	<b>Содержание учебного материала</b>		2	

Системные ресурсы	1.	Занятие № 26. Понятие системных ресурсов и их распределение между устройствами. Прерывания. Каналы прямого доступа к памяти. Порты ввода и вывода. Отображаемая область оперативной памяти.		
	<b>Практическая работа</b>			
	1.	Занятие № 27. Простейший драйвер внешнего устройства уровня ядра операционной системы Windows.	2	
Тема 2.14. Технологии повышения производительности процессоров	<b>Содержание учебного материала</b>			
	1.	Занятие № 28. Параллелизм вычислений. Конвейеризация вычислений. Матричные и векторные процессоры. Многопроцессорность, многоядерность и многопоточность. Понятие логического процессора. Программная реализация многопоточности на языке C#.	2	
<b>Раздел 3. Периферийные устройства</b>			<b>10</b>	
Тема 3.1. Периферийные устройства вычислительной техники	<b>Содержание учебного материала</b>			
	1.	Занятие № 29. Персональный компьютер - основа классификации периферийных устройств. Устройства ввода, вывода, отображения и хранения информации. Средства телекоммуникации. Устройства для работы с информацией на твердых носителях.	2	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10.
	<b>Самостоятельная работа</b>		2	ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.
Форм – факторы системных плат.				
Тема 3.2. Устройства управления и шины	<b>Содержание учебного материала</b>			
	1.	Занятие № 30. Магистраль обмена информацией. Шины данных, адреса и управления. Синхронизация работы и сигналы прерывания. Структура магистралей. Внутренние и внешние интерфейсы компьютера.	2	
Тема 3.3. Аппаратная конфигурация	<b>Содержание учебного материала</b>			
	1	Занятие № 31. Понятия конфигурации и спецификации компьютера. Виды конфигураций компьютеров и серверов. Анализ спецификации компьютера. Подбор процессора, системной платы и периферийных устройств.	2	
Тема 3.4. Технические	<b>Содержание учебного материала</b>		2	
	1.	Занятие № 32. Понятие о защите информации от		

<b>средства информационной безопасности</b>	несанкционированного доступа и утечки по технически каналам. Аппаратные ключи. Системы сигнализации. Средства блокировки интерфейсов. Межсетевые экраны. Криптопроцессоры. Генераторы шума и маскираторы.		ЛР1-ЛР11 ЛР13-ЛР15 ЛР17 ЛР 20-23 ЛР 24-ЛР28
<b>Самостоятельная работа при подготовке экзамена</b>		<b>8</b>	
<b>Консультация</b>		<b>2</b>	
<b>Промежуточная аттестация</b>		<b>8</b>	
<b>Всего:</b>		<b>94</b>	

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»**

3.1. Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения:

Лаборатория «Вычислительной техники, архитектуры персонального компьютера и периферийных устройств», оснащенная необходимым для реализации программы учебной дисциплины оборудованием: рабочее место преподавателя; рабочие места обучающихся (25), ПК 12 шт. (Corei3, 8ГБ ОЗУ, HDD 500ГБ монитор PhilipsPHL диагональ 21.5 дюйма); учебная доска; печатные/электронные демонстрационные пособия, учебно-методические пособия в электронном/печатном виде; интерактивная доска, гипервизор: ProLiant ML350 Gen10, 2x CPU Intel(R) Xeon(R) Gold 5118 @ 2.30GHz, RAM 96GB, HDD 4 TB; лазерный, струйный, матричный принтеры; мультимедийный проектор; монитор, планшетный сканер; копировальный аппарат; цифровая фотокамера; модем; акустические системы; пишущие приводы DVD; блок бесперебойного питания UPS; материнские платы; учебные (допускающие разборку/сборку) системные блоки; сетевое хранилище на 1 ТБ; ЛВС учебной сети (включая активное и пассивное оборудование); специализированная мебель для сервисного обслуживания ПК; антистатические браслеты.

#### **3.2. Информационное обеспечение реализации программы**

Библиотечный фонд образовательной организации имеет печатные и/или электронные образовательные и информационные ресурсы, рекомендуемых для использования в образовательном процессе

##### **3.2.1. Электронные издания:**

1. Колдаев, В.Д. Архитектура ЭВМ: учебное пособие для среднего профессионального образования / В.Д.Колдаев, С.А.Лупин С.А. - Москва: ФОРУМ: Инфра-М, 2021. - — 383 с. — ISBN 978-5-8199-0868-6. - URL: <https://znanium.com/catalog/product/1136788> (дата обращения: 26.02.2023).
2. Максимов, Н. В. Архитектура ЭВМ и вычислительных систем: учебник для среднего профессионального образования / Н.В.Максимов, Т.Л.Партыка, И.И.Попов. - Москва: ФОРУМ: ИНФРА-М, 2021. — 511 с. — ISBN 978-5-00091-511-0. - URL: <https://znanium.com/catalog/product/1239537> (дата обращения: 26.02.2023).
3. Степина, В.В. Архитектура ЭВМ и вычислительные системы: учебник для среднего профессионального образования / В.В.Степина. — Москва: КУРС: ИНФРА-М, 2021. — 384 с. — ISBN 978-5-906923-07-3. - URL: <https://znanium.com/catalog/product/1423169> (дата обращения: 26.02.2023).
4. Степина, В.В. Основы архитектуры, устройство и функционирование вычислительных систем: учебник для среднего профессионального образования / В.В.Степина. — Москва: КУРС: ИНФРА-М, 2021. — 288 с. — ISBN 978-5-906923-19-6. - URL: <https://znanium.com/catalog/product/1460280> (дата обращения: 26.02.2023).
5. Таненбаум, Э. Архитектура компьютера / Э.Таненбаум, Т.Остин. – Санкт-Петербург: Питер, 2020. - 816 с. - ISBN 978-5-4461-1103-9. - URL: <https://ibooks.ru/bookshelf/361850/reading> (дата обращения: 26.02.2023).
6. Баранова, Е. К. Основы информационной безопасности: учебник для среднего профессионального образования / Е. К. Баранова, А. В. Бабаш. - Москва: РИОР:

- ИНФРА-М, 2021. — 202 с. — ISBN 978-5-369-01806-4. - URL: <https://znanium.com/catalog/document?id=367291> (дата обращения: 26.02.2023).
7. Таненбаум, Э. Компьютерные сети / Э.Таненбаум, Д. Уэзеролл. – Санкт-Петербург: Питер, 2021. - 960 с. - ISBN 978-5-4461-9661-6. - URL: <https://ibooks.ru/bookshelf/377378> (дата обращения: 26.02.2023).
  8. Хорев, П. Б. Программно-аппаратная защита информации: учебное пособие для среднего профессионального образования / П.Б. Хорев. — 2-е изд., испр. и доп. — Москва: ФОРУМ: ИНФРА-М, 2021. — 352 с. — ISBN 978-5-00091-557-8. - URL: <https://znanium.com/catalog/document?id=364477> (дата обращения: 26.02.2023).
  9. Шаньгин, В. Ф. Информационная безопасность компьютерных систем и сетей: учебное пособие для среднего профессионального образования / В.Ф. Шаньгин. — Москва: ФОРУМ: ИНФРА-М, 2021. — 416 с. — ISBN 978-5-8199-0754-2. - URL: <https://znanium.com/catalog/document?id=364622> (дата обращения: 26.02.2023).

#### **Электронные ресурсы:**

1. Интернет-Университет Информационных Технологий (ИНТУИТ). Аппаратное обеспечение: учебные курсы. - URL: [https://www.intuit.ru/studies/courses?service=0&option\\_id=37&service\\_path=1/](https://www.intuit.ru/studies/courses?service=0&option_id=37&service_path=1/).

#### **3.2.2. Дополнительные источники:**

1. Барский, А.Б. Теория цифрового компьютера: учебное пособие / А.Б. Барский, В.В. Шилов. - Москва: ИНФРА-М, 2019. — 304 с. — ISBN 978-5-8199-0774-0. - URL: <https://znanium.com/catalog/product/1003408> (дата обращения: 26.02.2023).
2. Гагарина, Л.Г. Технические средства информатизации: учеб. пособие для среднего профессионального образования / Л.Г. Гагарина. - Москва: ФОРУМ: ИНФРА-М, 2021. — 260 с. — ISBN 978-5-16-016140-2. - URL: <https://znanium.com/catalog/product/1083293> (дата обращения: 26.02.2023).
3. Гуров, В.В. Микропроцессорные системы: учебник для среднего профессионального образования /В.В.Гуров. - Москва: ИНФРА-М, 2021. — 336 с. — ISBN 978-5-16-009950-7. - URL: <https://znanium.com/catalog/product/1140465> (дата обращения: 26.02.2023).
4. Зверева, В.П. Технические средства информатизации: учебник для студ. учрежд. СПО / В.П. Зверева, А.В. Назаров. - Москва: КУРС: ИНФРА-М, 2021. - 256 с. - ISBN 978-5-906818-88-1. - URL: <https://znanium.com/catalog/product/1214881> (дата обращения: 26.02.2023).
5. Новикова, Е.Л. Обеспечение информационной безопасности инфокоммуникационных сетей и систем связи: учебник для среднего профессионального образования / Е.Л. Новикова. - Москва: КУРС: Академия, 2018. – 192 с. – ISBN 978-5-4468-5777-7.
6. Сенкевич, А.В. Архитектура аппаратных средств: учебник для среднего профессионального образования/А.В.Сенкевич. – Москва: Академия, 2018. – 239 с. - ISBN 978-5-4468-6598-7.

#### 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения (освоенные умения, усвоенные знания)	Критерии оценки	Формы и методы контроля и оценки результатов обучения
<p><i>Перечень умений, осваиваемых в рамках дисциплины</i> получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем</p>	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p>	<p>Оценка в рамках текущего контроля результатов выполнения индивидуальных контрольных заданий, результатов выполнения практических работ, устный индивидуальный опрос.</p> <p>Письменный опрос в форме тестирования</p> <p>Устный опрос в форме защиты лабораторных работ</p>
<p><i>Перечень знаний, осваиваемых в рамках дисциплины</i> базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам</p>	<p>«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	

**Приложение 1. Информационные ресурсы, используемые при выполнении самостоятельной работы\***

\*рекомендуется пользоваться Интернет-ресурсами при самостоятельной работе по всем разделам дисциплины

**1 семестр**

<b>№ занятия</b>	<b>Рекомендуемые учебные издания</b>
Занятие № 1	[1] с. с. 22 – 38
Занятие № 2	[5] с. с. 31 - 60
Занятие № 3	[5] с. с. 61 - 69
Занятие № 4	[1] с. с. 87 - 117
Занятие № 5	[1] с. с. 61 - 86
Занятие № 6	[5] с. с. 98 - 101
Занятие № 7	[7] с. с. 840 - 844, [8] с. с. 9-68, [9] с. с. 110-114, 135-170, 394-396
Занятие № 8	[1] с. с. 62 - 86
Занятие № 9	[1] с. с. 156 - 166
Занятие № 10	[5] с. с. 49 – 51
Занятие № 11	[1] с. с. 134 – 141
Занятие № 12	[1] с. с. 229 – 230
Занятие № 13	[2] с. с. 349 - 350
Занятие № 14	[1] с. с. 350 - 352
Занятие № 15	[2] с. с. 349 – 350; [1] с. с. 350 - 352
Занятие № 16	[2] с. с. 378 - 390
Занятие № 17	[5] с. с. 555 - 589
Занятие № 18	[2] с. с. 220 – 221
Занятие № 19	[4] с. с. 307 - 309
Занятие № 20	[5] с. с. 555 - 589
Занятие № 21	[5] с. с. 555 - 589
Занятие № 22	[5] с. с. 555 - 589
Занятие № 23	[5] с. с. 555 - 589
Занятие № 24	[5] с. с. 555 - 589
Занятие № 25	[5] с. с. 555 - 589
Занятие № 26	[1] с. с. 123 – 134
Занятие № 27	[5] с. с. 555 - 589
Занятие № 28	[1] с. с. 123 - 134
Занятие № 29	[1] с. с. 122 – 140
Занятие № 30	[1] с. с. 122 – 140
Занятие № 31	[1] с. с. 141 - 204
Занятие № 32	[6] с. с. 101-103, 157-163



**Мероприятия, проводимые при реализации программы воспитания  
по учебной дисциплине  
Архитектура аппаратных средств**

	Наименование мероприятия	Код личных результатов реализации программы воспитания	Тема занятия
1	Беседа о необходимости уважения к людям труда, осознания ценности собственного труда. Важность стремления к формированию в сетевой среде личностно и профессионального конструктивного «цифрового следа».	<b>ЛР 4</b>	Введение. История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по габаритам и производительности, по способу организации вычислительного процесса, по поколениям, по специализации, по конструктивным особенностям. Классификация цифровых ЭВМ: одноразовые, микроконтроллеры, мобильные, игровые, персональные, серверы, кластеры, мэйнфреймы.
2	Беседа о важности заботы о защите окружающей среды, собственной и чужой безопасности, в том числе цифровой.	<b>ЛР 10</b>	Сервисы информационной безопасности. Аутентификация. Авторизация. Аудит. Понятие шифрования информации. Электронная подпись. Свертывание данных. Алгоритмы симметричного и ассиметричного шифрования RSA. Алгоритм RSA.
3	Обсуждение важности умения эффективно взаимодействовать в команде, вести диалог, в том числе с использованием	<b>ЛР 13</b>	Принцип иерархической организации памяти. Основная и

	средств коммуникации		вспомогательная память. Виды запоминающих устройств. Критерии классификации запоминающих устройств. Работа с командами сдвига, ветвления и цикла.
4	Обсуждение необходимости навыков анализа и интерпретации информации из различных источников с учетом нормативно-правовых норм	<b>ЛР 14</b>	Понятие о низкоуровневом языке программирования ассемблер. Классификация языков ассемблер. Структура программы на языке MASM32. Подготовка программ на ассемблере для компиляции в среде операционной системы Windows. Простейшая консольная программа в среде операционной системы Windows.
5	Беседа о важности образования образованию, в том числе самообразования, на протяжении всей жизни; о сознательном отношении к непрерывному образованию как условию успешной профессиональной и общественной деятельности.	<b>ЛР 15</b>	Понятие системных ресурсов и их распределение между устройствами. Прерывания. Каналы прямого доступа к памяти. Порты ввода и вывода. Отображаемая область оперативной памяти.